# Aufgabe 2.1. 1:

L1: NAND, weil es immer eine 1 ausgibt wenn die Eingänge nicht alle an sind (mindestens 1 aus ist)

L2: AND: es müssen beide 1 sein, sodass am Ausgang eine 1 ausgegeben wird

# Aufgabe 2.1.2:

(S3 ,S2 ,S1 ,S0 sind die Speicher, die für dieses Schaltwerk nötig sind)

Ein Bild, das Himmel, Text, Tisch, voll enthält.

Automatisch generierte Beschreibung

# Aufgabe 2.1.3:

Ein Bild, das Tisch enthält.

Automatisch generierte Beschreibung

# Aufgabe 2.1.4:

Ein Bild, das Tisch enthält.

Automatisch generierte Beschreibung

# Aufgabe 2.2.1:

Ich würde es mit Hilfe von verschachtelten Zählschleifen realisieren.

Bei Assembler ist dies leichter zu berechnen, da Befehle eine bestimmte Zeit zur

Ausführung benötigen. In C ist dies komplizierter, da es sich bei C um eine

Hochsprache handelt und nicht ganz so hardwarenah wie Assembler ist. Das heißt

in C muss man die Verzögerung, wenn man Zählschleifen verwendet, mit probieren

finden. In C wäre eine Verzögerung mit Hilfe eines Interrupts empfehlenswert.

# Aufgabe 2.2.2: